

## Логические анализаторы



### Логические анализаторы LAP-F1 40 LAP-F1 64 АКИП™

- 40 (LAP-F1 40) или 64 канала (LAP-F1 64)
- Частота дискретизации до 1 ГГц
- Измерение, декодирование и анализ сигналов 1-WIRE, CAN 2.0B, IRDA, 3-WIRE, JTAG 2.0, PS/2, I2C (EEPROM 24LCS61/24LCS62), SSI Interface, MANCHESTER, MILLER, SPI Compatible (Atmel Memory), I2C, UART (RS-232C/422/485), SPI, 7-SEGMENT LED, USB 1.1, LCD1602, DIGITAL LOGIC, ARITHMETICAL LOGIC, MICROWIRE, I2C (EEPROM 24L), UP DOWN COUNTER, MICROWIRE (EEPROM 93C), MCU-51 DECODE, General Free Protocols
- Память на канал до 512 Мбит на канал,
- Расширенная синхронизация, анализ: по шине, логический, статистический, опция синхронизации по длительности импульсов
- Передача данных по интерфейсу USB 3.0 на управляющий компьютер
- Не требует внешнего питания (питание от USB)

#### LAP-F1

#### Технические данные:

ХАРАКТЕРИСТИКИ	ПАРАМЕТРЫ	LAP-F1 40	LAP-F1 64
ПАРАМЕТРЫ АНАЛИЗАТОРА	<b>Частота дискретизации</b>		1 ГГц
	<b>Внеш. тактовая частота</b>		200 МГц
	<b>Количество каналов</b>	40	64
	<b>Память</b>	4 / 8 / 16 / 32 / 64 / 128 / 512 Мбит	
	<b>Порог срабатывания</b>	-6...+6 В	
СИНХРОНИЗАЦИЯ И АНАЛИЗ ПРОТОКОЛОВ	<b>Условия синхронизации</b>	по фронту/спаду, по шаблону, по ширине импульса, по интервалу	
	<b>Срабатывание по протоколу</b>	I2C, I2S, SPI, SVID, UART (RS-232C/422/485), CAN 2.0B	
	<b>Макс. частота сигнала порогового уровня</b>	75 МГц	
	<b>Задержка</b>	по времени, по отсчетам (1-65535)	
ОБЩИЕ ДАННЫЕ	<b>Напряжение питания</b>	9 В от адаптера 110 / 240 В 50...60 Гц	
	<b>Потребляемая мощность</b>	Не более 45 Вт	
	<b>Габаритные размеры</b>	322 × 180 × 38 мм	
	<b>Масса</b>	1,5 кг	
	<b>Комплект поставки</b>		

#### Характеристики пробников

Характеристика	P100TL	P120LV	P120NE	P200EM
Назначение	TTL	Low Voltage	Negative Logic	eMMC/SD
Входит в комплект	LAP-F1 40	LAP-F1 64		LAP-F1 40 LAP-F1 64
Тип сигнала	Несимметричный	Несимметричный	Несимметричный	Несимметричный
Число каналов (макс)	64	64	64	32
Входное сопротивление	530 кОм ±10%	190 кОм ±10%	190 кОм ±10%	190 кОм ±10%
Емкость	8,2 пФ ± 2 пФ	4,3 пФ ± 2 пФ	4,3 пФ ± 2 пФ	4,3 пФ ± 2 пФ
Полоса пропускания	100 МГц	120 МГц	120 МГц	200 МГц
Скорость	100 Мб/с	120 Мб/с	120 Мб/с	400 Мб/с
Уровень запуска	Настраивается пользователем	Настраивается пользователем	Настраивается пользователем	Настраивается пользователем
Диапазон запуска (В)	2...5 В	0,6...5 В	0,3...5 В	0,6...5 В
Уровень входного сигнала	-5...5 В	0...5 В	-5...5 В	0...5
Входной сигнал пост макс.	± 5В	±10 В	±10 В	±10 В

#### Комплект поставки:

	Модель	LAP-F1 40	LAP-F1 64
	Логическ. анализатор	1	1
	Активные пробники	20	32
	eMMC пробники	4	5
	USB 3.0 пробники	25	37
	Пробники «микросажим»	92	128
	BNC кабель	1	1
	USB 3,0 кабель	1	1
	РЭ	1	1
	ПО (Driver CD**)	1	1
	Сетевой кабель	1	1
	Адаптер питания	1	1